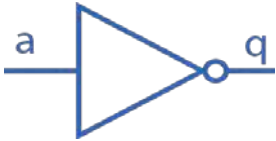






Bramki logiczne tabela


Bramka logiczna NOT		Wejście a	Wyjście q
		0	1
		1	0


Bramka logiczna AND		a	b	q
		0	0	0
		0	1	0
		1	0	0
		1	1	1

Bramka logiczna OR		a	b	q
		0	0	0
		0	1	1
		1	0	1
		1	1	1

Bramka logiczna NAND		a	b	q
		0	0	1
		0	1	1
		1	0	1
		1	1	0

Bramka logiczna NOR		a	b	q
		0	0	1
		0	1	0
		1	0	0
		1	1	0

Bramka logiczna EX-OR		a	b	q
		0	0	0
		0	1	1
		1	0	1
		1	1	0

Bramka logiczna EX-NOR		a	b	q
		0	0	1
		0	1	0
		1	0	0
		1	1	1